

Şema: Data Flip-Flop İncelemesi (Elemanlar: "DTFF", "CLOCK")

İŞLEM BASAMAKLARI

1. Şemada verilen devreyi kurunuz.

2. D / FF'un D girişine uygulanan bilgi sinyalini tasarım alanına çağırmak için Gadgets

araç çubuğunda bulunan 🥺 (Generator) düğmesine tıklayınız ve açılan sinyal çeşitlerinden "DCLOCK" sinyalini seçiniz.

3. "DCLOCK" kompenentinin üzerine çift tıklayınız ve frekansının 500 Hz, ismini de şemada verildiği gibi "Giris" olarak değiştiriniz.

4. "CLOCK" elemanının üzerine çift tıklayınız ve frekansını 1KHz olarak ayarlayınız.

5. Ekrana "LOGIC ANALYSER" getirmek için 🖾 tıklayınız ve seçiniz.

6. Şemaya göre "LOGIC ANALYSER" bağlantılarını gerçekleştiriniz.

www.ErhanD.com

ÖĞRENCİNİN	DE	TOPLAM				
ADI: SOYADI:	Teknolojik bilgi	30	İşlem basamakları	20		Rakamla
	Süre	10	İş alışkanlıkları	40		Yazıyla
NO: SINIFI:	ATELYE ÖĞRETMENİ					

EFELER MİMAR SİNAN MESLEKİ VE TEKNİK ANADOLU LİSESİ

YENİLENEBİLİR ENERJİ TEKNOLOJİLERİ ALANI

BILGİSAYAR DESTEKLİ UYGULAMALAR



7. Devreyi çalıştırınız. Ekranımıza lojik analizör ekranı gelecektir. Bu ekran geldiğinde sinyaller görülmeyecektir. Analizör üzerinde bulunun "Capture" düğmesine tıklayınız. Düğme yeşil olunca sinyaller aşağıdaki resimde görüldüğü gibi ekrana gelecektir.



Lojik Analizör Ekranı

8. Sinyalin görüntü olarak genişliğini ayarlamak için Zoom düğmesini sağa sola çeviriniz. Sinyalin zaman aralığını ayarlamak için Resolution düğmesini sağa-sola çeviriniz (Bu işlemden sonra tekrar Capture düğmesine basmalısınız).

SORULAR

1. Data Filip-Flop'un geçiş tablosunu çiziniz.

					www.ErhanD.com
ÖĞRENCİNİN	DE	TOPLAM			
ADI: SOYADI: NO: SINIFI:	Teknolojik bilgi	30	İşlem basamakları	20	Rakamla
	Süre	10	İş alışkanlıkları	40	Yazıyla
	ATELYE ÖĞRETMENİ				